

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関
国際事務局



(43)国際公開日
2005年12月8日 (08.12.2005)

PCT

(10)国際公開番号
WO 2005/115901 A1

(51)国際特許分類7:
B66B 5/02

(21)国際出願番号:
PCT/JP2004/007656

(22)国際出願日:
2004年5月27日 (27.05.2004)

(25)国際出願の言語:
日本語

(26)国際公開の言語:
日本語

(71)出願人(米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 Tokyo (JP).

(72)発明者; および

(75)発明者/出願人(米国についてのみ): 松岡 達雄 (MATSUOKA, Tatsuo) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP).

(74)代理人: 曽我道照, 外 (SOGA, Michiteru et al.); 〒1000005 東京都千代田区丸の内三丁目1番1号 国際ビルディング 8階 曽我特許事務所 Tokyo (JP).

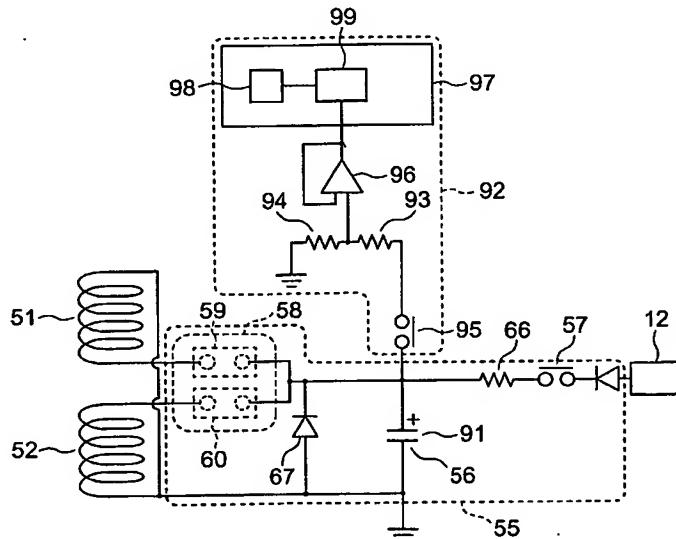
(81)指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84)指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ヨーラシア (AM, AZ, BY,

(続葉有)

(54) Title: DEVICE FOR DETECTING FAILURE IN DRIVING POWER SUPPLY FOR ELEVATOR, AND METHOD FOR DETECTING FAILURE IN DRIVING POWER SUPPLY FOR ELEVATOR

(54)発明の名称: エレベータの駆動電源の故障検出装置、及びエレベータの駆動電源の故障検出方法



WO 2005/115901 A1

(57) Abstract: A power supply circuit for operating an emergency stop device for an elevator employs a charging capacitor for activating an actuator through discharge. Further, a failure detector which checks loss in the capacitance of the charging capacitor is electrically connected to the power supply circuit. The failure detector has a memory storing the upper and lower limits of charging time when the charging capacitor is normal and has a CPU capable of measuring charging time of the charging capacitor and deciding whether or not the charging time falls between the upper and lower limits. The CPU judges that the capacitance of the charging capacitor is not lost when the charging time falls between the upper and lower limits.

(57) 要約: エレベータの非常止め装置を動作させるための給電回路には、放電によりアクチュエータを作動させるための充電用コンデンサが用いられている。また、給電回路には、充電用コンデンサの容量抜けの有無をチェックするための故障検出装置が電気的に接続されて

(続葉有)



KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2 文字コード及び他の略語については、定期発行される各 PCT ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:
— 国際調査報告書

いる。故障検出装置は、充電用コンデンサが正常であるときの充電時間の下限値及び上限値が記憶されたメモリと、充電用コンデンサの充電時間を測定可能で、かつ充電時間が下限値及び上限値の間にあるか否かを検出する CPU とを有している。CPU は、充電時間が下限値及び上限値の間にあるときに充電用コンデンサの容量抜けがないと判断するようになっている。